

PLC PROGRAMOVATELNÝ PROCESOROVÝ MODUL PRO ETHERNET -WAGO 750-8102**A8 -MODUL- 8xNi1000 v MaR**

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controller	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
VZ1	10.01	T PŘÍVODNÍ VZDUCH VZ1	750-451	750-8102	AI1		Pt/Ni1000	-35	80	°C					MaR	
VZ1	10.02	T PROSTORU VYŠETŘOVNY	750-451	750-8102	AI2		Pt/Ni1000	-30	70	°C					MaR	
VZ1	10.02	KOREKCE ŽÁDANÉ TEPLoty VYŠETŘOVNY	750-451	750-8102	AI3		Pot.	-3	3	°C					MaR	
VZ1	10.03	T ODTAH VZDUCHU VZ1	750-451	750-8102	AI4		Pt/Ni1000	-35	80	°C					MaR	
VZ1	10.04	T na ODTAHU REKUPERACE VZ1	750-451	750-8102	AI5		Pt/Ni1000	-35	80	°C					MaR	
VZ1	10.05	T ZPÁTEČKA TOPNÉ VODY VZ1	750-451	750-8102	AI6		Pt/Ni1000	-30	110	°C					MaR	
VZ	1.01	T VENKOVNÍ	750-451	750-8102	AI7		Pt/Ni1000	-50	90	°C					MaR	
VZ	1.02	T PROSTOR STROJOVNY	750-451	750-8102	AI8		Pt/Ni1000	-50	90	°C					MaR	

Akce: **NEMOCNICE S POLIKLINIKOU Č.Lipa_Stavební úpravy CT**Rozvaděč: **MaR** Datum: 05/23 Část **A4**Soubor: **DATA POINT LIST**Regulátor: **CPU1** Oprava: Strar **1****A15 -MODUL- 8xAI 0-10V v MaR**

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controller	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
VZ1	10.11	DIFERENČNÍ TLAK FILTR SANI VZ1	750-497	750-8102	AI1		0-10V	-500	500	Pa					MaR	
VZ1	10.12	DIFERENČNÍ TLAK FILTR PŘÍVODU VZ1	750-497	750-8102	AI2		0-10V	-500	500	Pa					MaR	
			750-497	750-8102	AI3										MaR	
			750-497	750-8102	AI4										MaR	
			750-497	750-8102	AI5										MaR	
			750-497	750-8102	AI6										MaR	
			750-497	750-8102	AI7										MaR	
			750-497	750-8102	AI8										MaR	

Akce: **NEMOCNICE S POLIKLINIKOU Č.Lipa_Stavební úpravy CT**Rozvaděč: **MaR** Datum: 05/23 Část **A4**Soubor: **DATA POINT LIST**Regulátor: **CPU1** Oprava: Strar **1****A8 -MODUL- 8xAO 0-10V v MaR**

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controller	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
VZ1	10.08	REGULAČNÍ VENTIL OHŘEV VZ1	750-597	750-8102	AO1		0-10V	0	100	%					MaR	
VZ1	10.07	REGULACE PŘÍMÉ CHLAZENÍ VZ1	750-597	750-8102	AO2		0-10V	0	100	%					MaR	
VZ1	10.06	KLAPKA OBTOKU REKUPERACE VZ1	750-597	750-8102	AO3		0-10V	0	100	%					MaR	
	REZERVA		750-597	750-8102	AO4		0-10V								MaR	
	REZERVA		750-597	750-8102	AO5		0-10V								MaR	
			750-597	750-8102	AO6		0-10V								MaR	
			750-597	750-8102	AO7		0-10V								MaR	
			750-597	750-8102	AO8		0-10V								MaR	

Akce: **NEMOCNICE S POLIKLINIKOU Č.Lipa_Stavební úpravy CT**Rozvaděč: **MaR** Datum: 05/23 Část **A4**Soubor: **DATA POINT LIST**Regulátor: **CPU1** Oprava: Strar **1**

A4 -MODUL- 16xDI 24VDC v MaR

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controller	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
VZ1	EPS	HLÁŠENÍ z EPS 1	750--1405	750-8102	DI1	DI1	KONTAKT			24VDC	EPS				MaR	
VZ1	PKP1	UZAVŘENÍ PROTIPOŽ. KLAPKY PŘÍV.SÁNÍ 2ks	750--1405	750-8102	DI2	DI2	KONTAKT			24VDC	SZ				MaR	
VZ1	PKO1	UZAVŘENÍ PROTIPOŽ. KLAPKY ODTAH VZ1	750--1405	750-8102	DI3	DI3	KONTAKT			24VDC	SZ				MaR	
VZ1	10.10	MRÁZ VZ 1	750--1405	750-8102	DI4	DI4	KONTAKT			24VDC	MRÁZ				MaR	
VZ1	SB10	RESET PORUCHY VZ1	750--1405	750-8102	DI5	DI5	KONTAKT			24VDC		Reset			MaR	
VZ1	10.02	POŽ. PLNÝ REŽIM VZ1	750--1405	750-8102	DI6	DI6	KONTAKT			24VDC		POŽ			MaR	
VZ1	10.07	PORUCHA CHLAZENÍ	750--1405	750-8102	DI7	DI7	KONTAKT			24VDC		PORUCHA			MaR	
VZ1	REZERVA		750--1405	750-8102	DI8	DI8	KONTAKT			24VDC					MaR	
VZ1	SA13A	ČERPADLO "A" VZ1 - AUT	750--1405	750-8102	DI9	DI9	KONTAKT			24VDC		AUT			MaR	
VZ1	SA13B	ČERPADLO "B" VZ1 - AUT	750--1405	750-8102	DI10	DI10	KONTAKT			24VDC		AUT			MaR	
VZ1	M1.1	EC MOTOR PŘÍVOD PORUCHA	750--1405	750-8102	DI11	DI11	KONTAKT			24VDC		POR			MaR	
VZ1	M1.2	EC MOTOR ODTAH PORUCHA	750--1405	750-8102	DI12	DI12	KONTAKT			24VDC	POR				MaR	
CHL	CHL.2.2	PORUCHA CHLAZENÍ 2.2	750--1405	750-8102	DI13	DI13	KONTAKT			24VDC		CHOD			MaR	
CHL	CHL.2.2	CHOD CHLAZENÍ 2.2	750--1405	750-8102	DI14	DI14	KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI15	DI15	KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI16	DI16	KONTAKT			24VDC					MaR	

			Akce:	NEMOCNICE S POLIKLINIKOU Č.Lípa_Stavební úpravy CT									Rozvaděč: MaR		Datum: 05/23	Část: A4
				Soubor: DATA POINT LIST									Regulátor: CPU1		Oprava: ____	Strar: 2

A5 -MODUL- 16xDI 24VDC v MaR

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controller	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
	REZERVA		750--1405	750-8102	DI1		KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI2		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI3		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI4		KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI5		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI6		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI7		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI8		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI9		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI10		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI11		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI12		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI13		KONTAKT			24VDC					MaR	
			750--1405	750-8102	DI14		KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI15		KONTAKT			24VDC					MaR	
	REZERVA		750--1405	750-8102	DI16		KONTAKT			24VDC					MaR	

			Akce:	NEMOCNICE S POLIKLINIKOU Č.Lípa_Stavební úpravy CT									Rozvaděč: MaR		Datum: 05/23	Část: A4
				Soubor: DATA POINT LIST									Regulátor: CPU1		Oprava: ____	Strar: 2

A2 -MODUL- 16xDO 24VDC v MaR

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controler	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
VZ1	10.14a,b	OTV. KLAPKY VSTUP/ODTAH	750-1504	750-8102	DO1	DO1				24VDC	ZAV	OTV			MaR	
VZ1	M1.1,M1.2	ZAPNE VENTILÁTORY VZ1	750-1504	750-8102	DO2	DO2				24VDC	VYP	ZAP			MaR	
VZ1	CPG 1.1,1.2	PROVOZ PLNÝ/ÚTLUM	750-1504	750-8102	DO3	DO3				24VDC		ZAP			MaR	
VZ1	10.13A	ZAPNE ČERPADLO "A" VZ1	750-1504	750-8102	DO4	DO4				24VDC		ZAP			MaR	
VZ1	10.13B	ZAPNE ČERPADLO "B" VZ1	750-1504	750-8102	DO5	DO5				24VDC		ZAP			MaR	
VZ1	10.02	SIGNALIZUJE PLNÝ REŽIM v PROSTORU	750-1504	750-8102	DO6	DO6				24VDC		PLNÝ			MaR	
VZ	10.07	ZAP.PŘÍMÉ CHLAZENÍ	750-1504	750-8102	DO7	DO7				24VDC					MaR	
	REZERVA		750-1504	750-8102	DO8	DO8				24VDC					MaR	
VZ1	HL18	SIGNÁLKA PORUCHA VZ1	750-1504	750-8102	DO9	DO9				24VDC		PORUCHA			MaR	
VZ1	HL 19	SIGNÁLKA CHOD VZ1	750-1504	750-8102	DO10	DO10				24VDC		CHOD			MaR	
			750-1504	750-8102	DO11	DO11				24VDC					MaR	
	REZERVA		750-1504	750-8102	DO12	DO12				24VDC					MaR	
			750-1504	750-8102	DO13	DO13				24VDC					MaR	
			750-1504	750-8102	DO14	DO14				24VDC					MaR	
			750-1504	750-8102	DO15	DO15				24VDC					MaR	
	REZERVA		750-1504	750-8102	DO16	DO16				24VDC					MaR	

			Akce:	NEMOCNICE S POLIKLINIKOU Č.Lípa_Stavební úpravy CT									Rozvaděč: MaR		Datum: 05/23	Část: A4
				Soubor: DATA POINT LIST									Regulátor: CPU1		Oprava: ____	Strar: 3

A3 -MODUL- 16xDO 24VDC v MaR

System	Inf. bod Short Description	Popis Long Description	Hardware Object	Type of Controler	HW Item	SW Item	Type of Signal	Range Low	Range High	Jednotky Unit	State 0 (OPEN)	State 1 (CLOSED)	Normal State	Alarm Priority	Panel	Poznámka Notice
	REZERVA		750-1504	750-8102	DO1	DO1				24VDC					MaR	
			750-1504	750-8102	DO2	DO2				24VDC					MaR	
			750-1504	750-8102	DO3	DO3				24VDC					MaR	
			750-1504	750-8102	DO4	DO4				24VDC					MaR	
			750-1504	750-8102	DO5	DO5				24VDC					MaR	
			750-1504	750-8102	DO6	DO6				24VDC					MaR	
			750-1504	750-8102	DO7	DO7				24VDC					MaR	
			750-1504	750-8102	DO8	DO8				24VDC					MaR	
			750-1504	750-8102	DO9	DO9				24VDC					MaR	
			750-1504	750-8102	DO10	DO10				24VDC					MaR	
			750-1504	750-8102	DO11	DO11				24VDC					MaR	
			750-1504	750-8102	DO12	DO12				24VDC					MaR	
			750-1504	750-8102	DO13	DO13				24VDC					MaR	
			750-1504	750-8102	DO14	DO14				24VDC					MaR	
			750-1504	750-8102	DO15	DO15				24VDC					MaR	
	REZERVA		750-1504	750-8102	DO16	DO16				24VDC					MaR	

			Akce:	NEMOCNICE S POLIKLINIKOU Č.Lípa_Stavební úpravy CT									Rozvaděč: MaR		Datum: 05/23	Část: A4
				Soubor: DATA POINT LIST									Regulátor: CPU1		Oprava: ____	Strar: 3